

# اصول سیستم های کامپیوتری

جبر بول  
(Boolean Algebra)

باقر سلامی

**[bagher.salami@mail.um.ac.ir](mailto:bagher.salami@mail.um.ac.ir)**

**<http://salami.toosraham.ir/>**

# سرفصل مطالب

- (بخش ۱-۳ و ۱-۴ مرجع ۱)
- عملوندهای جبر بول
- توابع بول
- پیاده سازی یک تابع بول با دروازه های منطقی
- دوگان یک تابع
- جدول کارنو
- حالات بدون تفاوت




# جبر بول

- در جبر بول هر متغیر فقط دو مقدار درست (**True**) یا نادرست (**False**) دارد. مقدار درست با ۱ و مقدار نادرست با صفر نشان داده می شود.
- عملگرهای اصلی جبر بول عبارتند از **AND** و **OR** و **NOT** (**inverter**)

# عملگرهای اصلی جبر بول

- در جبر بول هر متغیر فقط دو مقدار درست (True) یا نادرست (False) دارد. مقدار درست با ۱ و مقدار نادرست با صفر نشان

داده می شود.

Name	Graphic symbol	Algebraic function	Truth table															
AND		$x = A \cdot B$ or $x = AB$	<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>x</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> </tr> </tbody> </table>	A	B	x	0	0	0	0	1	0	1	0	0	1	1	1
A	B	x																
0	0	0																
0	1	0																
1	0	0																
1	1	1																
OR		$x = A + B$	<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>x</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> </tr> </tbody> </table>	A	B	x	0	0	0	0	1	1	1	0	1	1	1	1
A	B	x																
0	0	0																
0	1	1																
1	0	1																
1	1	1																
Inverter		$x = A'$	<table border="1"> <thead> <tr> <th>A</th> <th>x</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>1</td> </tr> <tr> <td>1</td> <td>0</td> </tr> </tbody> </table>	A	x	0	1	1	0									
A	x																	
0	1																	
1	0																	

خروجی عملگر «و» درست است اگر هر دو عملوند درست باشد

خروجی عملگر «یا» درست است اگر حداقل یکی از عملوندها درست باشد

خروجی عملگر «مکمل» معکوس ورودی می باشد

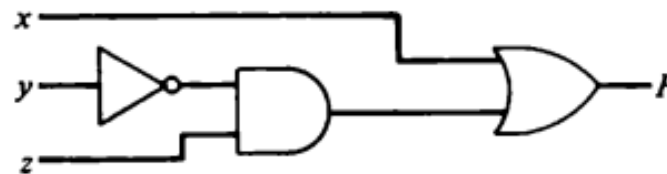
# تابع بول

- یک تابع بول با استفاده از متغیرها و عملگرهای منطقی و پرانتز نوشته می شود.
- در تابع زیر  $F$  برابر یک است اگر  $x$  برابر یک باشد یا  $y$  برابر صفر و  $z$  یک باشد.

Figure 1-3 Truth table and logic diagram for  $F = x + y'z$ .

$x$	$y$	$z$	$F$
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

(a) Truth table



(b) Logic diagram

# اتحادهای اصلی جبر بول

TABLE 1-1 Basic Identities of Boolean Algebra

---

---

$$(1) x + 0 = x$$

$$(3) x + 1 = 1$$

$$(5) x + x = x$$

$$(7) x + x' = 1$$

$$(9) x + y = y + x$$

$$(11) x + (y + z) = (x + y) + z$$

$$(13) x(y + z) = xy + xz$$

$$(15) (x + y)' = x'y'$$

$$(17) (x')' = x$$

$$(2) x \cdot 0 = 0$$

$$(4) x \cdot 1 = x$$

$$(6) x \cdot x = x$$

$$(8) x \cdot x' = 0$$

$$(10) xy = yx$$

$$(12) x(yz) = (xy)z$$

$$(14) x + yx = (x + y)(x + z)$$

$$(16) (xy)' = x' + y'$$

---

# دوگان یک تابع

- اگر در یک تابع تمام **AND** ها به **OR**
- تمام **OR** ها به **AND**
- تمام یک ها به صفر
- تمام صفرها به یک تبدیل شود دوگان آن تابع بدست می آید.
- اگر یک تابع درست باشد، دوگان آن نیز درست است.

# NAND

- اگر خروجی دروازه **AND** مکمل شود بدست می آید.
- مزیت **NAND** این است که تمام مدارات منطقی را می توان با

## NAND ساخت.

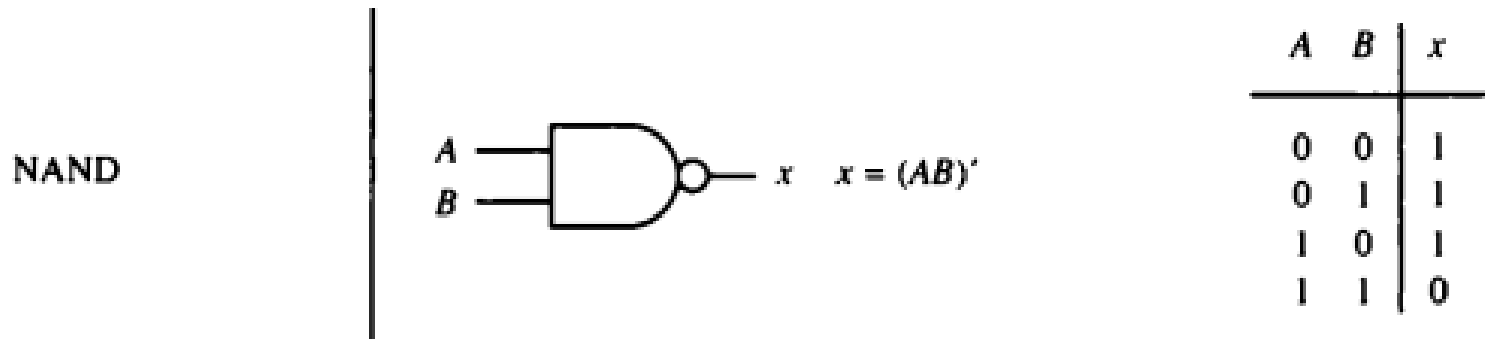
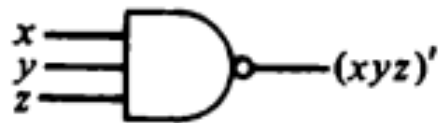
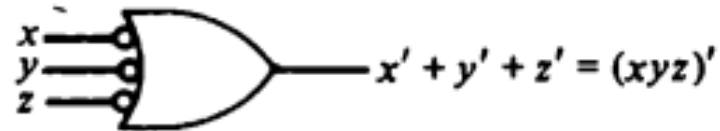


Figure 1-5 Two graphic symbols for NAND gate.



(a) AND-invert



(b) invert-OR

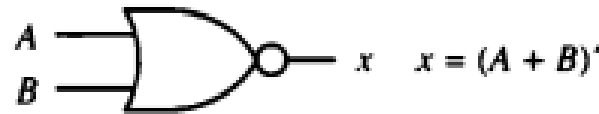


# NOR

- اگر خروجی دروازه **OR** مکمل شود بدست می آید.
- مزیت **NOR** این است که تمام مدارات منطقی را می توان با

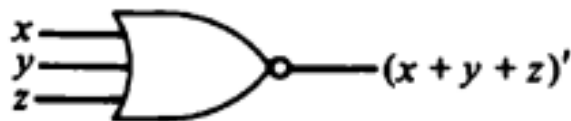
## NOR ساخت.

NOR

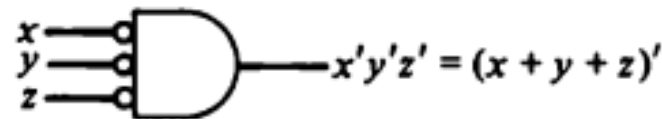


A	B	x
0	0	1
0	1	0
1	0	0
1	1	0

Figure 1-4 Two graphic symbols for NOR gate.



(a) OR-invert



(b) invert-AND

# XNOR, XOR

Exclusive-OR  
(XOR)



$$x = A \oplus B$$

or

$$x = A'B + AB'$$

A	B	x
0	0	0
0	1	1
1	0	1
1	1	0

Exclusive-NOR  
or equivalence



$$x = (A \oplus B)'$$

or

$$x = A'B' + AB$$

A	B	x
0	0	1
0	1	0
1	0	0
1	1	1

# ساده سازی عبارات بول

- برای ساده سازی عبارات جبر بول از جدول کارنو ( **Karnaugh Map** ) استفاده می شود.
- در جدول کارنو هر خانه معادل یک مینترم می باشد.
- هر سطر جدول درستی یا هر ترکیب متغیرها را یک مینترم می باشد.
- در جدول کارنو هر خانه با خانه همسایه آن در مکمل بودن یک متغیر اختلاف دارد.

# جدول کارنو

		$B$	
		0	1
$A$	0	0	1
	1	2	3

(a) Two-variable map

		$BC$			
		00	01	11	10
$A$	0	0	1	3	2
	1	4	5	7	6

(b) Three-variable map

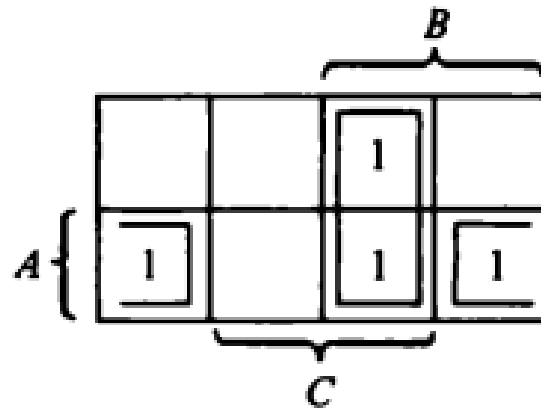
		$CD$			
		00	01	11	10
$A$	00	0	1	3	2
	01	4	5	7	6
	11	12	13	15	14
	10	8	9	11	10

(c) Four-variable map

Figure 1-7 Maps for two-, three-, and four-variable functions.

# جدول کارنو

Figure 1-8 Map for  $F(A, B, C) = \Sigma(3,4,6,7)$ .



$$F = BC + AC'$$

# جدول کارنو

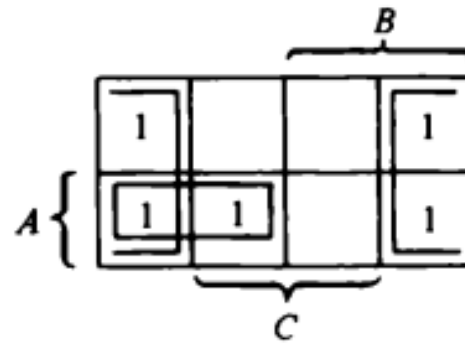
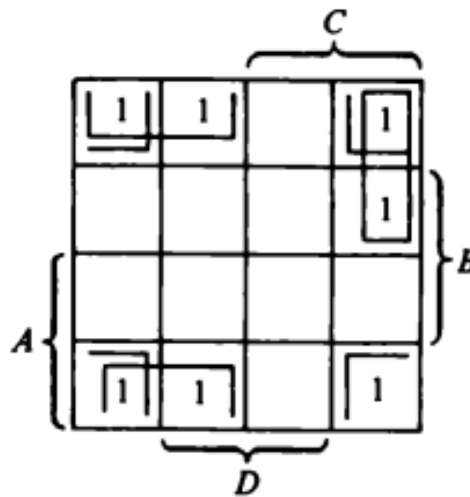


Figure 1-9 Map for  $F(A, B, C) = \Sigma(0, 2, 4, 5, 6)$ .

$$F = C' + AB'$$

# جدول کارنو

Figure 1-10 Map for  $F(A, B, C, D) = \Sigma(0,1,2,6,8,9,10)$ .



$$F = B'D' + B'C' + A'CD'$$

# حالات بدون تفاوت

• حالات بدون تفاوت حالاتی است که یک یا صفر بودن خروجی

مدار وجود ندارد یا اینکه آن حالت احتمال وقوع ندارد

$$F(A, B, C) = \sum (0, 2, 6)$$

$$d(A, B, C) = \sum (1, 3, 5)$$

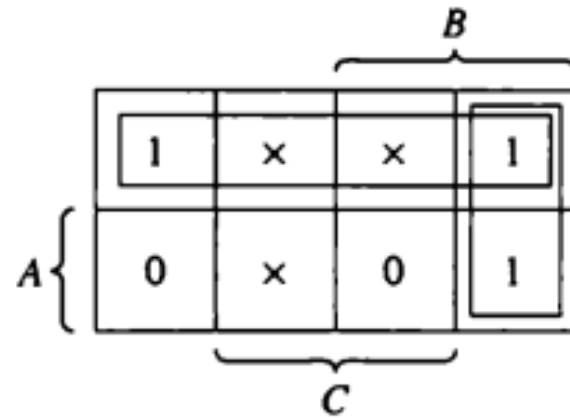


Figure 1-14 Example of map with don't-care conditions.

$$F = A' + BC'$$



# خودآزمایی

۱- کنکور کارشناسی ارشد - ۱۳۷۹

۹- برای تابع بولی ۵ متغیره زیر ساده‌ترین صورت حاصل جمع حاصلضربها کدام است؟

$$F(A,B,C,D,E) = \sum(0,3,8,14,15,16,18,24,26,27,29) \text{ و } d(6,7,9,19,22)$$

$$\bar{A}CD + \bar{C}\bar{D}E + \bar{B}\bar{C}D + \bar{A}\bar{B}DE + ABC\bar{D}E \quad (۲)$$

$$\bar{A}CD + A\bar{C} + \bar{A}\bar{B}\bar{C}\bar{E} + ABC\bar{D}\bar{E} + \bar{C}\bar{D}E \quad (۴)$$

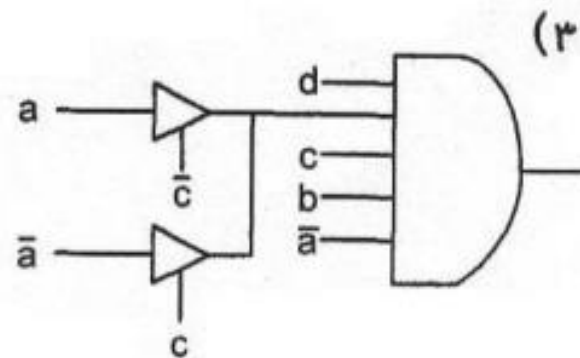
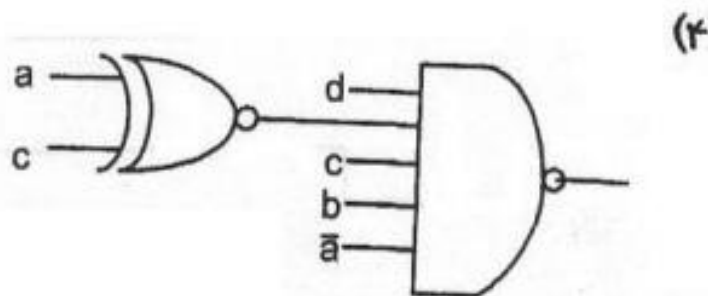
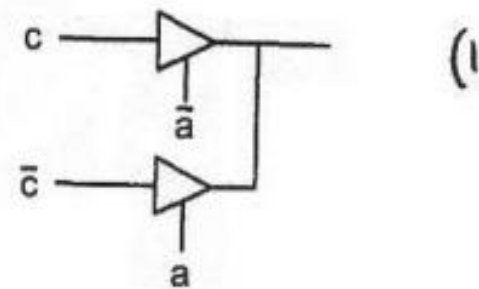
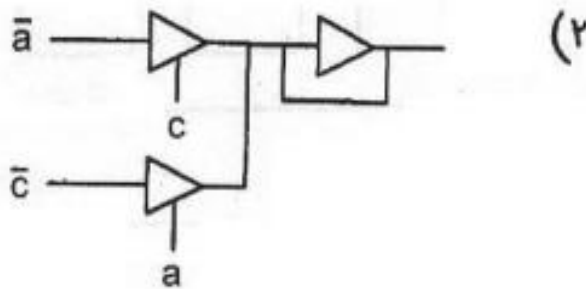
$$\bar{C}\bar{D}\bar{E} + A\bar{B}C + \bar{A}\bar{B}\bar{C}E + ABC\bar{D}\bar{E} \quad (۱)$$

$$\bar{A}CD + \bar{C}\bar{D}\bar{E} + A\bar{C}D + \bar{A}\bar{B}\bar{C}E + ABC\bar{D}E \quad (۳)$$

# خودآزمایی

۲- کنکور کارشناسی ارشد - ۱۳۸۰

۱۲- کدامیک از مدارهای زیر، تابع  $(a \oplus c) + \bar{a}bcd$  را پیاده‌سازی می‌نماید؟



# خودآزمایی

۳- کنکور کارشناسی ارشد - ۱۳۸۵

۶۳- در SOP داده شده زیر کدام Product Term ها حتماً می بایست در حل مدار شامل شود؟

$$W(a, b, c, d) = \sum m (4, 6, 7, 8, 9, 11, 14, 15)$$

(۱)  $bc, \bar{a}bd, \bar{a}\bar{b}\bar{d}$  (۲)  $bc, \bar{a}\bar{b}\bar{c}, acd$  (۳)  $bc, \bar{a}\bar{b}\bar{c}, \bar{a}b\bar{d}$  (۴)  $bc, \bar{a}\bar{b}\bar{c}, \bar{a}\bar{b}\bar{d}, \bar{a}bd$